Beh.: Asynch simuliert SynchP lokal

Bew.:

a) Obere und untere Interfaces

b) Sei α eine exec. des logical-buffering-Alg., die (Synch, Asynch)-lokal-admissable ist.

Zz: $\exists\ \sigma\ \varepsilon\ seq(SynchP)$: $\sigma|_i = top(\alpha)|_i \quad \forall i,\ 0 \leq i \leq n-1$

Sei σ das Resultat der Aneinanderreihung der n Sequenzen $top(\alpha)|_i$, $0 \leq i \leq n-1$, so beschaffen, das die Round-Robin-Eigenschaft des synchr. Systems gewährleistet ist.

Zz: Jede gesendete Nachricht wird in einer späteren Runde empfangen, keine Nachricht wird doppelt empfangen