Simulation synchroner Prozessoren mit synchroner Kommunikation

Basis: Asynchrones System Asynch

Ziel: Simulation eines synchronen Systems Synch:

- Nachrichtenübermittlung von Runde k in Runde k+1

Probleme:

- Prozessoren wissen nicht, ob Nachrichten an Sie geschickt werden
- Keine Obergrenze für Übermittlungszeit von Nachrichten