Spezifikation:

Synchrones Message-Passing

- Send- und recv-Ereignisse versch. **asynchroner Prozessoren** müssen **interleaved** werden

- **inputs** und **outputs** wie beim asynchr. Modell:
  - **$send_i(M)$**
  - **$recv_i(M)$**

    mit i :Prozessor-Indikator

    M: Satz von Nachrichten

- **execution**: Folge von Ereignissen

- viele mögliche Reihenfolgen

- Wahl einer Reihenfolge:
  - Alle aktivierten Ereignisse eines Proz. finden statt, bevor Ereignisse anderer Proz. stattfinden
  - Gewährleistung der **Round-Robin-Struktur**