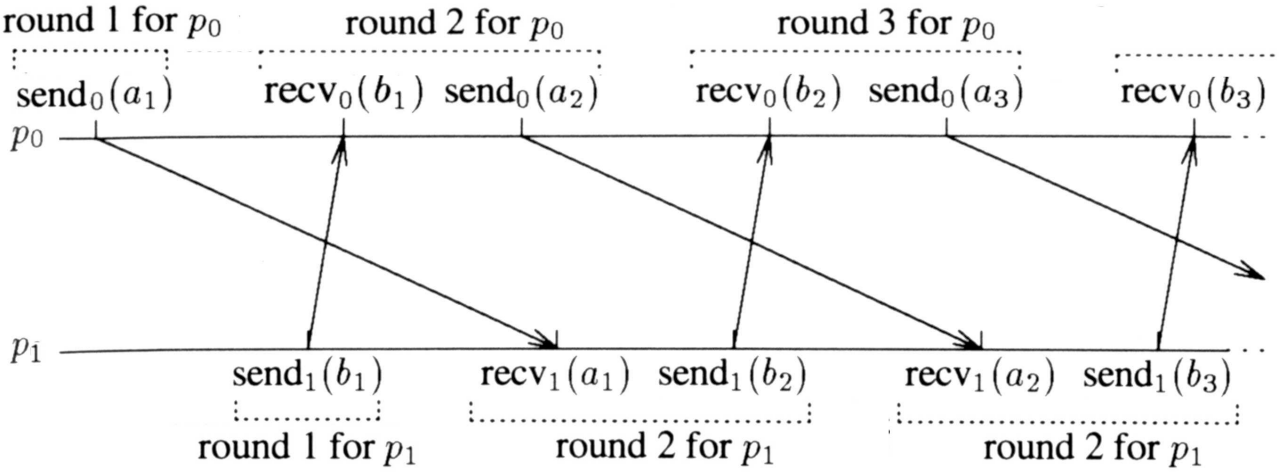
Formal:
Jede erlaubte Sequenz muß folgende Rundenstruktur erfüllen:

Round Robin

- Unendliche Sequenz aus einer Serie von Untersequenzen
- Erste Untersequenz: $send_0,\ldots,send_{n-1}$
- Spätere Untersequenzen:
  $recv_0$, $send_0$, $recv_1$, $send_1$,...,$recv_{n-1}$,$send_{n-1}$
- Runde k eines Prozessors besteht aus
  k-1-tem $recv_i$ und k-tem $send_i$



$send_0(a_1)$, $send_1(b_1)$, $recv_0(b_1)$, $send_0(a_2)$, $recv_1(a_1)$, $send_1(b_2)$, $recv_0(b_2)$, $send_0(a_3)$, $recv_1(a_2)$, $send_1(b_3)$, $recv_0(b_3)$,…