Simulation synchroner Prozessoren mit asynchroner Kommunikation

Basis: Asynchrones System Asynch

Ziel: Simulation eines Systems SynchP:
Abschwächung des std. synchr. MSP-Systems:

- In Runde k gesendete Nachrichten müssen nicht mehr in Runde k+1 empfangen werden, sondern in Runde k+1 oder später

- Keine FIFO-Ordnung

Problem: Nachrichtenempfang aus der „Zukunft“